

**Nume Prenume:** Poszet Otto  
**Gradul didactic:** Șef de lucrări  
**Instituția unde este titular:** Universitatea din Oradea  
**Facultatea:** Inginerie Electrică și Tehnologia Informației  
**Departamentul:** Calculatoare și Tehnologia Informației

## **LISTA DE LUCRĂRI**

### **1. Teza de doctorat:**

„Contribuții la creșterea performanțelor sistemelor de calcul distribuite privind corectitudinea și securitatea datelor”, Universitatea Tehnică din Cluj-Napoca, 2007

### **2. Cărți și capitole în cărți**

1. Stratulat M., Popescu D., Poszet O., „Circuite integrate digitale”, Îndrumător de laborator, Editura MatrixRom, București, 2000
2. Poszet O., Muț M., “Sisteme de achiziție și control”, Îndrumător de proiect, Universitatea din Oradea, 1995
3. Muț M., Poszet O., “Sisteme de achiziție și control”, Îndrumător de laborator, Universitatea din Oradea, 1995
4. Muț M., Poszet Otto, „Sisteme de achiziții de date”, Suport de curs, Varianta electronică actualizată în 2024,  
<https://e.uoradea.ro/course/view.php?id=76384>
5. Poszet O, Calcul reconfigurabil, Suport de curs, Universitatea din Oradea, 2020 (format electronic)  
<https://e.uoradea.ro/mod/folder/view.php?id=179474>
6. Poszet O, Proiectare cu microprocesoare, Îndrumător de laborator, Universitatea din Oradea, 2023 (format electronic), 118p,  
<https://e.uoradea.ro/mod/folder/view.php?id=434029>

**Sisteme de laborator funcționale, după caz, prin care se aduc contribuții la asigurarea și perfecționarea activităților didactice/profesionale.**

1. Sisteme cu Microprocesoare – lucrări de laborator cu microcontrolerul PIC16F690,  
<https://e.uoradea.ro/mod/folder/view.php?id=578105>

2. Proiectare cu microprocesoare - lucrări de laborator cu placa Arduino, Poszet O, Beuca M, Bumba M, Costea N, Madar D, Sferle R, Proiectare cu microprocesoare, Îndrumător de laborator, 2019 (format electronic), <https://e.uoradea.ro/mod/folder/view.php?id=434029>
3. Sisteme de achiziție și de prelucrare a datelor – lucrări de laborator cu placa de achiziție NI myDAQ <https://e.uoradea.ro/course/view.php?id=76384>
4. Proiectare logică 1 – lucrări de laborator Xilinx Mang. I., Mang E., Popescu C., Poszet O., Proiectarea logică a circuitelor combinaționale, Îndrumător de laborator, Varianta electronică actualizată în 2019, <https://e.uoradea.ro/course/view.php?id=6126>
5. Proiectare logică 2 – lucrări de laborator Xilinx Mang E., Țirtea R., Poszet O., Proiectarea logică în VHDL, Aplicații practice, Varianta electronică actualizată în 2019, <https://e.uoradea.ro/course/view.php?id=1924>

### 3. Lucrări indexate ISI/BDI publicate în ultimii 10 ani

**A) în reviste de specialitate de circulație internațională recunoscute cotate ISI sau indexate în baze de date internaționale** specifice domeniului, care fac un proces de selecție a revistelor pe baza unor criterii de performanță:

**A.1.** Borze Andrei, Poszet Otto, Cuc Adriana-Maria, Vari-Kakas Stefan, "Comparative Study Between React and Svelte: Performance and Usability," 2025 18th International Conference on Engineering of Modern Electric Systems (EMES), Oradea, Romania, 2025, pp. 1-4, DOI: 10.1109/EMES65692.2025.11045600.

<https://ieeexplore.ieee.org/document/11045600>

**A.2.** Vari-Kakas Ștefan, Poszet Otto, Pater Alexandrina Mirela, Moisi Elisa Valentina, Vari-Kakas Andor, "Issues Related to the Use of Blockchains in IoT Applications", 16th International Conference on Engineering of Modern Electric Systems (EMES), 10-11 June 2021, Electronic ISBN: 978-1-6654-4995-3, CD:978-1-6654-4994-6, Print on Demand(PoD) ISBN:978-1-6654-4996-0, DOI: 10.1109/EMES52337.2021.9484103, IEEE Oradea, Romania, 2021,

<https://ieeexplore.ieee.org/document/9484103>

**A.3.** Alexandrina-Mirela Pater, Stefan Vári-Kakas, Otto Poszet, Ionel Gabriel Pinte, "Segmenting Users of an Online Store Using Data Mining Techniques", 15th International Conference on Engineering of Modern Electric Systems (EMES), pp.205-208, 13-14 June 2019, Oradea, Romania, DOI: 10.1109/EMES.2019.8795172, <https://ieeexplore.ieee.org/document/8795200>

**A.4.** Vari-Kakas Ștefan, Poszet Otto, Pater Mirela Alexandrina, "Considerations regarding the dependability of Internet of Things", 14th International Conference on

Engineering of Modern Electric Systems (EMES), IEEE Conference Publications, pp.145-148, june 2017, <http://ieeexplore.ieee.org/document/7980401/>

**B) indexate în baze de date internaționale recunoscute (BDI).**

**B.1.** Poszet Otto, “Data Acquisition and Signal Processing using Real and Virtual Instrumentation”, Journal of Computer Science and Control Systems, J.C.S.C.S., P-ISSN: 1844-6043, E-ISSN: 2067-2101, CD-ISSN: 2067–2098, Volume 17, Number 2, October 2024, pp.5-8., Oradea, Romania,  
[https://electroinf.uoradea.ro/images/articles/CERCETARE/Reviste/JCSCS/JCSCS\\_V17\\_N2\\_OCT\\_2024/JCSCS%20VOL%2017%20NO%202%20OCTOBER%202024%20Poszet\\_Data.pdf](https://electroinf.uoradea.ro/images/articles/CERCETARE/Reviste/JCSCS/JCSCS_V17_N2_OCT_2024/JCSCS%20VOL%2017%20NO%202%20OCTOBER%202024%20Poszet_Data.pdf)

**B.2.** Cuc Adriana-Maria, Vari-Kakas Ștefan, Poszet Otto, Mogoș Florin Lucian, “Using AIoT to Implement a Weather Monitoring and Prediction System”, 2023, 17th International Conference on Engineering of Modern Electric Systems (EMES), Oradea, Romania, 2023, pp. 1-4, DOI: 10.1109/EMES58375.2023.10171773.,  
<https://ieeexplore.ieee.org/document/10171773>

**B.3.** Poszet Otto, Vari-Kakas Ștefan, Pater Alexandrina Mirela, Moisi Elisa Valentina, Poszet Anna, “Virtual Instrumentation in Online Education”, Journal of Computer Science and Control Systems, J.C.S.C.S., P-ISSN: 1844-6043, E-ISSN: 2067-2101, CD-ISSN: 2067–2098, Volume 15, Number 2, October 2022, pp.14-17., Oradea, Romania,  
[https://electroinf.uoradea.ro/images/articles/CERCETARE/Reviste/JCSCS/JCSCS\\_V15\\_N2\\_OCT\\_2022/JCSCS%20VOL%2015%20NO%202%20OCTOBER%202022%20Poszet\\_Virtual.pdf](https://electroinf.uoradea.ro/images/articles/CERCETARE/Reviste/JCSCS/JCSCS_V15_N2_OCT_2022/JCSCS%20VOL%2015%20NO%202%20OCTOBER%202022%20Poszet_Virtual.pdf)

**B.4.** Vari-Kakas Ștefan, Poszet Otto, Pater Alexandrina Mirela, “Considerations Regarding the Security and Safety of Internet of Things”, Journal of Computer Science and Control Systems, J.C.S.C.S., P-ISSN: 1844-6043, E-ISSN: 2067-2101, CD-ISSN: 2067–2098, Volume 13, Number 2, October 2020, pp.26-29., Oradea, Romania  
[https://electroinf.uoradea.ro/images/articles/CERCETARE/Reviste/JCSCS/JCSC\\_V13\\_N2\\_oct2020/JCSCS%20VOL%2013%20NO%202%20OCTOBER%202020%20Vari\\_Considerations.pdf](https://electroinf.uoradea.ro/images/articles/CERCETARE/Reviste/JCSCS/JCSC_V13_N2_oct2020/JCSCS%20VOL%2013%20NO%202%20OCTOBER%202020%20Vari_Considerations.pdf)

**B.5.** Vari-Kakas Ștefan, Poszet Otto, Pater Mirela, "Reliability and Efficiency Considerations of Wireless Sensor Networks", Journal of Computer Science and Control Systems, JCSCS, ISSN: 1844-6043, University of Oradea Publisher, Vol.11, Nr.2, pp.22-25., October 2018,  
[http://electroinf.uoradea.ro/images/articles/CERCETARE/Reviste/JCSCS/JCSC\\_V11\\_N2\\_oct2018/JCSCS%20VOL%2011%20NO%202%20OCTOBER%202018%20VARI.pdf](http://electroinf.uoradea.ro/images/articles/CERCETARE/Reviste/JCSCS/JCSC_V11_N2_oct2018/JCSCS%20VOL%2011%20NO%202%20OCTOBER%202018%20VARI.pdf)

**B.6.** Poszet O., Vari-Kakas Ș., Pater M., Poszet A., Experiential Teaching of Signal Analysis in Data Acquisition Systems Course by Virtualization, Journal of Computer Science and Control Systems, Vol. 9, Nr. 2, October 2016, University of Oradea Publisher, pp.28-33., ISSN: 1844-6043, 2016,

[http://electroinf.uoradea.ro/images/articles/CERCETARE/Reviste/JCSCS/JCSC\\_V9\\_N2\\_oct2016/JCSCS%20Vol%209%20No%202%20October%202016%20Poszet.pdf](http://electroinf.uoradea.ro/images/articles/CERCETARE/Reviste/JCSCS/JCSC_V9_N2_oct2016/JCSCS%20Vol%209%20No%202%20October%202016%20Poszet.pdf)

**B.7.** Vari-Kakas Ștefan, Poszet Otto, Considerations Regarding the Design and Reliability Analysis of Safety Critical Systems, Journal of Computer Science and Control Systems, Vol. 8, Nr. 2, October 2015, University of Oradea Publisher, pp.41-44., ISSN: 1844-6043, 2015,

[http://electroinf.uoradea.ro/images/articles/CERCETARE/Reviste/JCSCS/JCSCS\\_Vo1\\_8\\_No\\_2\\_October\\_2015.pdf](http://electroinf.uoradea.ro/images/articles/CERCETARE/Reviste/JCSCS/JCSCS_Vo1_8_No_2_October_2015.pdf)

**B.8.** Vari-Kakas Ș., Novac O., Poszet O., Dependability Assessment of an E-Commerce Web Application, Journal of Computer Science and Control Systems (JCSCS), University of Oradea Publisher, 2014, P-ISSN:1844-6043, E-ISSN:2067-2101, CD-ISSN: 2067–2098

**B.9.** Vari-Kakas Ș, Poszet O., Novac O., An Analysis of M-Commerce Solutions within the Framework of E-Commerce Systems, Scientific and Technical Bulletin, Series: Electrotechnics, Electronics, Automatic Control and Computer Science, 2013, ISSN 1584-9198. <http://www.uav.ro/en/journals/stb-eeaccs>

**B.10.** Novac O., Vári-Kakas S., Poszet O., Novac M. , A comparative study of simulation program for cache memory assessment, Journal of Computer Science and Control Systems (JCSCS), University of Oradea Publisher, Vol. 2, Nr. 2, 2009, pp.39-42. (ISSN 1844-6043), [http://www.researchgate.net/publication/40422427\\_A\\_Comparative\\_Study\\_of\\_Simulation\\_Program\\_for\\_Cache\\_Memory\\_Performance\\_Assessment](http://www.researchgate.net/publication/40422427_A_Comparative_Study_of_Simulation_Program_for_Cache_Memory_Performance_Assessment), P-ISSN:1844-6043, E-ISSN:2067-2101, CD-ISSN: 2067–2098

**B.11.** Poszet O., Vari-Kakas S., Novac O., Ignat I. , Fault tolerant protocols used in electronic payment systems, Annals of the University of Oradea, Romania, Vol. Electrotechnics, Session Computer Science and Control Systems, 2006, pp. 39-42. (ISSN 1841-7213)

**B.12.** Novac O., Vári-Kakas S., Poszet O., Novac M. , Considerations about single error correction and double error detection in a memory hierarchy, Annals of the University of Oradea, Romania, Vol. Electrotechnics, Session Computer Science and Control Systems, 2006, pp. 32-34. (ISSN 1841-7213)

**B.13. Poszet O.,** Novac O., Vári-Kakas S. , *Analysis of an Electronic Payment System Using Simulation*, Proceedings of 8th International Symposium on Computation Intelligence and Informatics CINTI'2007, Budapest, Hungary, 15-17 November 2007, ISBN 978-963-7154-65-2, pp. 325-332.

**B.14. Poszet O.,** Vári-Kakas S. , *An efficient identification protocol for electronic payment systems*, Proceedings of 6th International Symposium of on Computation Intelligence and Informatics CINTI'2005, Budapest, Hungary, ISBN 963-7154-43-4, 18-19 November 2005

**B.15.** Tont D., Poszet O., Hoble D., Popovici O., *Optimization of input equivalent impedance of antireciprocal quadripols depending on load impedance*, Proceedings of 8<sup>th</sup> Scientific Conference on Theoretical Electrical Engineering and Electrical Measurement, Technical University Kosice, 1999, pp. 254-260, 1999

#### **4. Lucrări publicate în reviste și volume de conferințe cu referenți (neindexate)**

**În reviste din țară recunoscute C.N.C.S.I.S.;**

**D.1.** Poszet O., Novac O., Vári-Kakas S., On-line and Off-line Electronic Payment Systems, Journal of Computer Science and Control Systems, RSEE'08 International Conference, Oradea, May 2008, University of Oradea, Romania, ISSN 1844-6043, 2008

**D.2.** Novac O., Poszet O., Vári-Kakas S., Vladutiu M., Implementation of a SEC-DEC Code with FPGA Xilinx Circuits to the Cache Level of a Memory Hierarchy, Journal of Computer Science and Control Systems, RSEE'08 International Conference, Oradea, May 2008, University of Oradea, Romania, 2008 (ISSN 1844-6043), pp. 62-65.

**D.3.** Poszet O., Vári-Kakas S., Novac O., Performance assessment of an Electronic Payment System by Simulation, Annals of the University of Oradea, Romania, Vol. Electrotechnics, EMES'07 International Conference, Oradea, May 2007, Session Computer Science and Control Systems, ISSN 1223-2106, 2007

**D.4.** Novac O., Vári-Kakas S., Poszet O., Novac M. , Aspects Regarding the Use of Error Detecting and Error Correcting Codes in Cache Memories, Annals of the University of Oradea, Romania, Vol. Electrotechnics, EMES'07 International Conference, Oradea, May 2007, Session Computer Science and Control Systems, ISSN 1223-2106, 2007

**D.5.** Vári-Kakas S., Novac O., Poszet O., Novac M. , Reliability considerations in a memory hierarchy, Annals of the University of Oradea, Romania, Vol. Electrotechnics, EMES'05 International Conference, Oradea, May 2005, Session Computer Science and Control Systems, ISSN 1223-2106, 2005

**D.6.** Poszet O., Vári-Kakas S., Novac O., Drăgan H., Ignat I. , Efficiency of identification protocols in electronic payment systems, Annals of the University of Oradea, Romania, Vol. Electrotechnics, EMES'05 International Conference, Oradea, May 2005, Session Computer Science and Control Systems, ISSN 1223-2106, 2005

**D.7.** Poszet Otto, Ignat Iosif, Vari-Kakas Ștefan, Novac Ovidiu, Methods for Cyclic Codes Decodification, Proceedings of the 5th International Conference on Renewable

Sources and Environmental Electro-Technologies, Session Computer Science and Control Systems, University of Oradea, 2004, p. 61-65

**D.8.** Novac Ovidiu, Vari-Kakas Ștefan, Poszet Otto, Novac Mihaela, Aspects regarding the EVASMP work environment, Proceedings of the 5th International Conference on Renewable Sources and Environmental Electro-Technologies, Session Computer Science and Control Systems, University of Oradea, 2004, p. 173-175

**D.9.** Poszet Otto, Ignat Iosif, Drăgan Horațiu, An Off-line Electronic Payment System Based on One-spendable Electronic Coins, Proceedings of the 7th International Conference on Engineering of Modern Electric Systems, Session Computer Science and Control Systems, University of Oradea, may 2003, pp 173-178, 2003

**D.10.** Poszet Otto, Ignat Iosif, Drăgan Horațiu, Analysis And Design Of Error Correcting Cyclic Codes Using a New, Rank Bounding Algorithm, Proceedings of the 7th International Conference on Engineering of Modern Electric Systems, Session Computer Science and Control Systems, University of Oradea, may 2003, pp. 179-184, 2003

**D.11.** Poszet Otto, Iosif Ignat, About Information Security in Electronic Payment Systems, Proceedings of the First International Conference on Networking for Education and Research, Technical University of Cluj-Napoca, april 2002, pp/ 146-151, 2002

**D.12.** Poszet O., Ignat I., Prata A., Drăgan H., A probabilistic approach on the security of an EPS, Proceedings of the 4th International Conference on Renewable Sources and Environmental Electro-Technologies, Session Computer Science and Control Systems, University of Oradea, 2002, pp. 178-188, 2002

**D.13.** Poszet O., Ignat I, Prața A., Drăgan H., Implementation Model For an Electronic Payment System, Proceedings of the 6th International Conference on Engineering of Modern Electric Systems, Session Computer Science and Control Systems, University of Oradea, may 2001, pp. 201-206, 2001

**D.14.** Poszet Otto, Tont Dan, Drăgan H., Study of the candidate algorithms for AES, the new standard in cryptography, Analele Univ. Oradea, Fascicola Electrotehnică, 2000 Secțiunea D., pp. 129-137, 2000

**D.15.** Poszet Otto, Tont Dan, Drăgan H., Analysis and comparison of the five finalist algorithms proposed for the new cryptographic standard AES, Analele Univ. Oradea, Fascicola Electrotehnică, 2000 Secțiunea D., pp. 138-151, 2000

**D.16.** Drăgan Horațiu, Poszet Otto, Security Management for Data-Communications Networks, Analele Univ. Oradea, Fascicola Electrotehnică, 2000 Secțiunea D., pp. 152-157, 2000

**D.17.** Tont D., Hoble D., Poszet O., The Behaviour of Piezoelectrical Transducer Based on Equivalent Schema, Analele Universității din Oradea, Fascicola Electrotehnică, 2000, 183-187, 2000

**D.18.** Poszet Otto, DFT and Linear Complexity of Sequences in Construction of Linear Error Detecting and Error Correcting Codes, Analele Univ. Oradea, Fascicola Electrotehnică, 1999 Secțiunea F., pp. 243-248, 1999

**D.19.** Poszet Otto, Drăgan Horațiu, The Linear Complexity Method in Analysis of Error Detecting and Error Correcting Cyclic Codes, Analele Univ. Oradea, Fascicola Electrotehnică, 1999 Secțiunea F., pp. 249-253, 1999

**D.20.** Drăgan Horațiu, Poszet Otto, Superscalar processor systems performance evaluation, Analele Univ. Oradea, Fascicola Electrotehnică, 1999 Secțiunea F., pp. 278-283, 1999

**D.21.** Tonț Dan, Popescu Daniela, Poszet Otto, Măsurarea tensiunii Hall în plăcuțe dreptunghiulare de Cu-Co, Buletin Secomar, vol. II, Academia Navală “Mircea cel Bătrân”, Constanța, 1999, pp. 19-26, 1999

**D.22.** Tonț D., Popescu D., Hoble D., Poszet O., Senzor de temperatură cu viteză mare de răspuns în construcție miniatură, Buletin Secomar, vol. II, Academia Navală “Mircea cel Bătrân”, Constanța, 1999, pp. 27-32, 1999

**D.23.** Tonț D., Popescu D., Hoble D., Poszet O., Proiectarea electromagneților elevatori având anumiți parametri impuși utilizându-se PC, Buletin Secomar, vol. II, Academia Navală “Mircea cel Bătrân”, Constanța, 1999, pp. 33-38, 1999

**D.24.** Poszet Otto, Some aspects of coding theory in error correcting and error detecting codes, Analele Univ. Oradea, Fascicola Electrotehnică, 1998 Secțiunea D., pp. 92-97, 1998

**D.25.** Poszet Otto, Tont Dan, Data security methods in cryptosystems, Analele Univ. Oradea, Fascicola Electrotehnică, 1998 Secțiunea D., pp. 98-103, 1998

**D.26.** Poszet Otto, Tont Dan, Error detecting and error correcting methods using theory of finite fields, Analele Univ. Oradea, Fascicola Electrotehnică, 1998 Secțiunea D., pp. 104-109, 1998

**D.27.** Tont D., Tomse M., Tent M., Poszet O., Analysis of antreciprocal two-ports based on equivalent circuits, Analele Univ. Oradea, Fascicola Electrotehnică, 1998 Secțiunea E., pp. 63-68, 1998

**D.28.** Tont D., Tomse M., Tent M., Poszet O., Unidirectional diagrams for Hall generator as two-port, Analele Univ. Oradea, Fascicola Electrotehnică, 1998 Secțiunea E., pp. 69-74, 1998

**D.29.** Tont D., Tomse M., Tent M., Poszet O., Dispozitiv mecanic echipat cu traductor Hall, propus la controlul dimensiunilor pieselor, Analele Univ. Brasov, 1998, pp. 22-25, 1998

**D.30.** Poszet Otto, Modalitate de interconectare a calculatoarelor IBM PC cu microsistemele M80 bazate pe microprocesor Z80, Analele Univ. Oradea, Fascicola Eletrotehnică, 1997, 116-119, 1997

**D.31.** Poszet Otto, Achiziția și generarea semnalelor analogice pe un calculator PC folosind placa de achiziție LABPC+, Analele Univ. Oradea, Fascicola Eletrotehnică, 1997, pp. 120-125, 1997

**D.32.** Poszet Otto, Măsurarea, urmărirea și controlul unor procese cu ajutorul unui sistem de achiziție de date, Analele Univ. Oradea, Fascicola Eletrotehnică, Secțiunea D., 1995, pp. 126-130, 1995

**D.33.** Mut Marinela, Poszet Otto, Achiziția datelor cu ajutorul modulului LAB PC+ și programe de aplicații, Analele Univ. Oradea, Fascicola Eletrotehnică, 1994, pp. 585-589, 1994

**D.34.** Poszet Otto, Măsurarea temperaturii în opt puncte cu ajutorul unui sistem de achiziție de date și control, Analele Univ. Oradea, Fascicola Eletrotehnică, 1994, pp. 590-593, 1994

## **5. Brevete de invenție**

## **6. Proiecte/contracte/granturi de cercetare-dezvoltare-inovare:**

**A)** obținute prin competiție pe bază de contract/grant internaționale:

**A.1.** Contract HU-RO Nr.15952/06.11.2009 - HURO/0801/067, "Preparation of an Electronic Distance Learning Guidebook and the Ensuing Short-Cycle Pilot Training Packages based on Real Market Demands" Acronym: E-competence Project code HURO/0801/067 –2 ani – membru

**B)** obținute prin competiție pe bază de contract/grant naționale:

**B.1.** Proiect PC nr.21-036A din 18.09.2007, „Deservirea energetică a unei comunități locale utilizând curenții de aer” 18.09.2007-01.09.2010 – membru – 3 ani

**B.2.** Grant CNCSIS, Fiabilitatea Sistemelor Electronice de plată, 2005, Director Grant: prof.dr.ing. Vari – Kakas Ștefan

**B.3.** Didatec, Actualizarea și publicarea cursului de Sisteme de achiziție și de prelucrări de date folosind platforma Didatec.ro, 2013-2014, 2 ani



**B.4.** Membru în Proiectul "Re2U", Romanian-European eUniversity, Financial Agreement 100693-CP-1-2002-1-RO-MINERVA-M, Universitatea Politehnica din București, 2004

**B5.** Membru în Proiectul: "Implementarea de tehnologii digitale în Universitatea din Oradea (DigitalUO)", Proiect cofinanțat prin Planul Național de Redresare și Reziliență (PNRR) – Granturi pentru digitalizarea universităților, Componenta 15 – Educație, Reforma 5 - Adoptarea cadrului legislativ pentru digitalizarea educației, Investiția 16: Digitalizarea universităților și pregătirea acestora pentru profesiile digitale ale viitorului, Cod proiect: 94138451, Contract nr. 14.068/16.09.2022., Beneficiar: Universitatea din Oradea, Perioada de implementare: 19 Septembrie 2022 – 31 Decembrie 2025

- C) contracte de cercetare cu mediul socio-economic
- D) alte lucrări de cercetare-dezvoltare, după caz.

## **7. Recunoașterea prestigiului științific**

- A) Conducere de doctorat
- B) Referent în comisii de doctorat internaționale în ultimii 5 ani
- C) Membru în colective de redacție ale unor reviste științifice recunoscute
- D) Referent atestat al unor reviste științifice cotate ISI sau indexate în BDI în ultimii 5 ani
  - D1. Membru în comitetul de recenzie ICEMES 2017, Oradea
  - D2. Membru în comitetul de recenzie ICEMES 2019, Oradea
  - D3. Membru în comitetul de organizare ICEMES 2023, Oradea
  - D4. Membru în comitetul de recenzie ICEMES 2023, Oradea
  - D5. Membru în comitetul de recenzie ICEMES 2025, Oradea
- E) Expert științific atestat național / internațional
- F) Premii
- G) Membru în asociații științifice și profesionale:

## **8. Altele neprecizate mai sus**

Data completării:

Semnătura

25.09.2025